

2025年9月12日

報道機関各位

技術研究組合 最先端半導体技術センター（LSTC）

NEDOによる「ポスト5G情報通信システム基盤強化研究開発事業/先端半導体製造技術の開発（委託）/チップレット型カスタム SoC 設計基盤技術開発」の採択について

次世代半導体の量産技術の実現を目的とした研究機関である「技術研究組合最先端半導体技術センター（LSTC）」（東京都千代田区麴町4-5-21 VORT 紀尾井町、理事長：東哲郎）は、国立研究開発法人新エネルギー・産業技術総合開発機構（NEDO）の「ポスト5G情報通信システム基盤強化研究開発事業/先端半導体製造技術の開発（委託）」において、「チップレット型カスタム SoC 設計基盤技術開発」について採択されたのでお知らせします。

「チップレット型カスタム SoC 設計基盤技術開発」においては、産業系システムメーカーやサービスプロバイダ、ファブレスメーカーにおけるカスタム SoC の自主開発を活発化するために、SoC チップレット、専用チップレット向け共通基盤回路、チップレット実装技術、チップレットインターフェース回路、FPGA チップレット、基盤ソフトウェア等の要素技術開発を実施し、これらの成果を統合することによってチップレット技術を応用したカスタム SoC 設計基盤技術を開発します。

LSTC は国内外の企業・研究機関と連携しながら、次世代半導体に資する研究開発及び人財の育成を進めることで、日本の半導体産業の競争力強化に貢献します。

[採択事業関連サイト]

●経済産業省 Web サイト

[https://www.meti.go.jp/policy/mono\\_info\\_service/joho/post5g/20250912\\_2.html](https://www.meti.go.jp/policy/mono_info_service/joho/post5g/20250912_2.html)

●NEDO Web サイト

[https://www.nedo.go.jp/koubo/IT3\\_100346.html](https://www.nedo.go.jp/koubo/IT3_100346.html)

技術研究組合 最先端半導体技術センターについて (<https://www.lstc.jp/>)

略称 : LSTC (Leading-edge Semiconductor Technology Center)

事務局 : 東京都千代田区麴町 4-5-21 VORT 紀尾井町

設立 : 2022 年 12 月

理事長 : 東 哲郎

組合員 : 産業技術総合研究所、物質・材料研究機構、理化学研究所、Rapidus(株)、  
ソフトバンク(株)、富士通(株)、NTTドコモビジネス(株)

準組合員 : 北海道大学、東北大学、筑波大学、東京大学、東京科学大学、名古屋大学  
大阪大学、広島大学、九州大学、高エネルギー加速器研究機構、  
国立高等専門学校機構、横浜国立大学、早稲田大学、公立千歳科学技術大学  
慶応義塾大学

ミッション : 最先端の半導体技術の研究開発と人財の育成を国際的視野で進  
め、日本の半導体産業の自律的な成長と持続可能な発展を実現  
する。

<問い合わせ先>

・事業内容について

技術研究組合 最先端半導体技術センター

技術開発管理本部 新産業創出部門 眞有 浩一

TEL:03-5276-6820 (代) Email : [lstc-office@lstc.jp](mailto:lstc-office@lstc.jp)

・報道・広報について

業務支援本部 総務部

亀卦川 広之

TEL:03-5276-6820 (代) Email : [lstc-office@lstc.jp](mailto:lstc-office@lstc.jp)